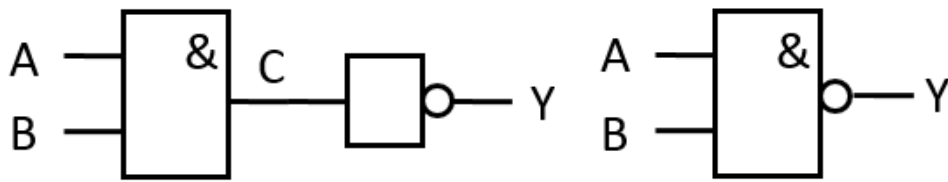


Hradlo NAND (logický člen NAND, Shefferova funkcia) :)

Hradlo NAND môže byť realizované pripojením invertujúceho hradla k výstupu hradla AND.



Hradlo NAND

Pravdivostná tabuľka hradla NAND je:

| A | B | Y |
|---|---|---|
| 0 | 0 | 1 |
| 1 | 0 | 1 |
| 0 | 1 | 1 |
| 1 | 1 | 0 |

Inak:

| vstup AND | | výstup NOT | |
|--------------|---|---------------|---|
| A | B | C | Y |
| 0 | 0 | 0 | 1 |
| 0 | 1 | 0 | 1 |
| 1 | 0 | 0 | 1 |
| 1 | 1 | 1 | 0 |

kde $C = A \text{ AND } B$ $Y = \text{NOT } C$

Hradlo NAND sa dá popísať rovnicou $Y = \text{NOT } (A \text{ AND } B)$ alebo $Y = \overline{(A \cdot B)}$.



[Hradlo + Názov](#)

[Hradlo + Pravdivostná tabuľka](#)

[Pravdivostná tabuľka + Názov](#)

[Obrázkový slovník logických funkcií a obvodov a ich pravdivostných tabuliek resp. tabuliek stavov](#), [Hradlo AND](#), [Hradlo NOR](#), [Hradlo NOT \(invertujúce hradlo, invertor\)](#), [NO \(normally open\)](#), [NC \(normally close\)](#), [Hradlo OR](#), [Hradlo XOR \(Exclusive OR\)](#), [binárna sčítačka](#), [binárny komparátor](#)

Zdroje

Prevzaté a upravené z:

- <http://www.zarsoft.sk/2018/07/20/kombinacne-logicke-obvody/>.