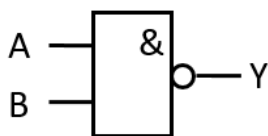


Obrázkový slovník logických funkcií a obvodov a ich pravdivostných tabuliek resp. tabuliek stavov :)

Názov: NAND

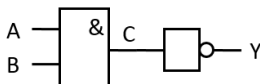
Symbol (značka)



Pravdivostná tabuľka

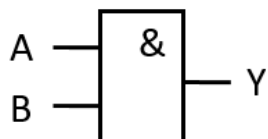
A	B	Y
0	0	1
1	0	1
0	1	1
1	1	0

Poznámka



Názov: AND

Symbol (značka)



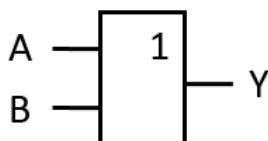
Pravdivostná tabuľka

A	B	Y
0	0	0
1	0	0
0	1	0
1	1	1

Poznámka

Názov: OR

Symbol (značka)



Pravdivostná tabuľka

A	B	Y
0	0	0
1	0	1
0	1	1
1	1	1

Poznámka

Názov: NOT

Symbol (značka)



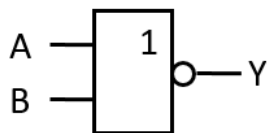
Pravdivostná tabuľka

A	Y
0	1
1	0

Poznámka

Názov: NOR

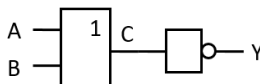
Symbol (značka)



Pravdivostná tabuľka

A	B	Y
0	0	1
1	0	0
0	1	0
1	1	0

Poznámka

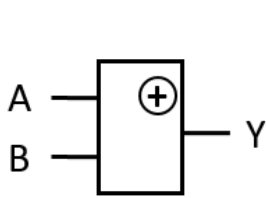


Názov: XOR (EXOR)

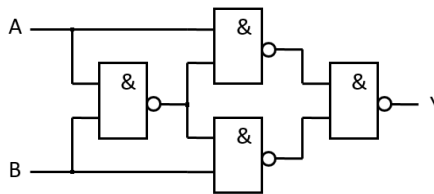
Symbol (značka)

Pravdivostná tabuľka

Poznámka



A	B	Y
0	0	0
1	0	1
0	1	1
1	1	0



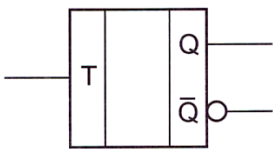
Názov:

Preklápací obvod typu T

Symbol (značka)

Tabuľka stavov

Poznámka



t_n	t_{n+1}
T	Q
0	Q_n
1	\bar{Q}_n

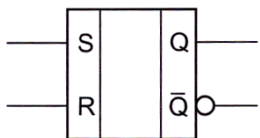
Názov:

Preklápací obvod typu RS

Symbol (značka)

Tabuľka stavov

Poznámka



t_n		t_{n+1}
R	S	Q
0	0	Q_n
0	1	1
1	0	0
1	1	X

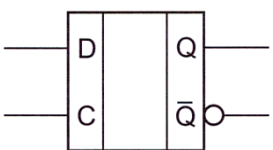
Názov:

Preklápací obvod typu D

Symbol (značka)

Tabuľka stavov

Poznámka



t_n		t_{n+1}
C	D	Q
0	0	Q_n
0	1	Q_n
1	0	0
1	1	1



[Hradlo + Názov](#)

[Hradlo + Pravdivostná tabuľka](#)

[Pravdivostná tabuľka + Názov](#)

[Hardvér \(Hardware\) - Logické \(číslicové, digitálne\) obvody, logické členy, hradlá, logický zisk, logická záťaž, komparátor, A/D a D/A prevodníky, Technická realizácia logických funkcií](#)